

VC ARMステレオスマートカメラ VCSBC nano Z RHシリーズ

20 years

Linux OS + FPGA搭載のVC Zシリーズ
複数のCMOSイメージセンサーを同時に制御
リアルタイム 3D解析。低消費電力

LINUX
inside

FPGA
inside



- VGA~UXGAのイメージセンサーを
ラインアップ
- カラー対応可(Bayer Filter)

- グローバルシャッター



- リモートヘッドケーブル
~200 mm

- 512MB DDR-SDRAM
- 16GB Flash Memory
- リアルタイムクロック

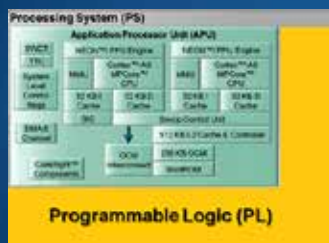
- CPU: Dual-Core
ARMプロセッサー
2x 866MHz +FPGA搭載

- 1GB Ethernet

- 40 x 50 mm 小型基板

- 12x Programmerble I/Os

- 消費電力:2.4W



+ Linux®



VC vision
components®

WWW.VISION-COMPONENTS.COM
http://intelligent-vision.jp (日本語)

Vision Components GmbH
Ottostr. 2
76275 Ettlingen
TEL: +49(0)7243 2167 0
FAX: +49(0)7243 2167 11

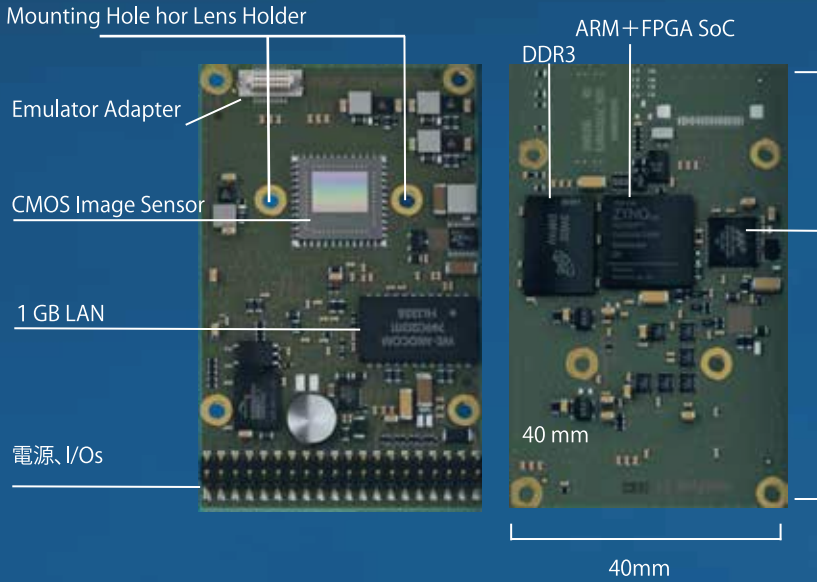
日本事務所
〒362-0016 埼玉県上尾市新町7-10
TEL: 048-400-2616
FAX: 048-610-8123
sales@vision-components.jp

スマートボードカメラ VCSBC nano Zシリーズ

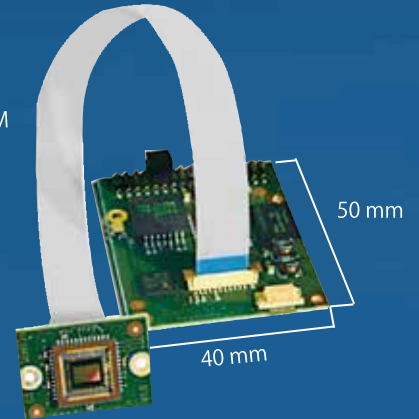
光学系、照明、ソフトウェア組込み自在!



カメラモジュールとCPUボードを一体化、画像データの認識、認証をカメラ内でリアルタイムで行います。従来方式に比べて大幅にコスト低減でき、スペースに限りのある装置内や生産ラインでの使用に適しています。



VCSBC nano RHシリーズ



小型・軽量・ハイパフォーマンス

2D/3D計測、コード読取り、パターンマッチング、位置決め、アライメント、印字・刻印検査などコンパクトボディに多彩な画像処理機能を搭載し、IoT化に最適なパフォーマンスを提供します。

■ VCSBC nano Z RHシリーズラインアップ

VCSBCnano Z-RH 0010

撮像素子: テレダインe2V® 1/4" CMOSセンサー
画素数: 752 x 480 px, WVGA
プロセッサー: 2 x 866 MHz ARM

VCSBCnano Z-RH 0011

撮像素子: テレダインe2V® 1/1.8" CMOSセンサー
画素数: 1280 x 1024 px
プロセッサー: 2 x 866 MHz ARM

VCSBCnano Z-RH 0015

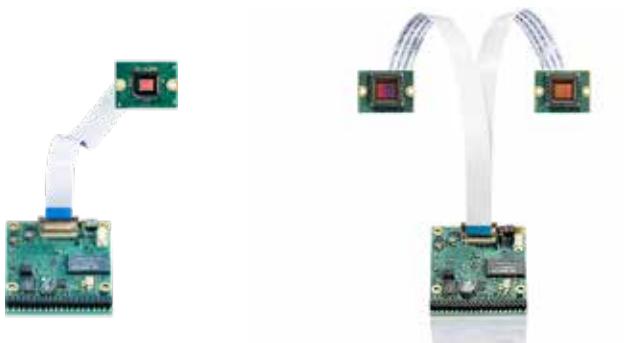
撮像素子: テレダインe2V® 1/1.8" CMOSセンサー
画素数: 1600 x 1200 px
プロセッサー: 2 x 866 MHz ARM

VCSBCnano Z-RH 0252

撮像素子: Sony® 1/1.8" CMOSセンサー
画素数: 2048 x 1536 px
プロセッサー: 2 x 866 MHz ARM

VCSBCnano Z-RH 0273

撮像素子: Sony® 1/2.9" CMOSセンサー
画素数: 1440 x 1080 px
プロセッサー: 2 x 866 MHz ARM



VCSBCnano Z-RH-1

VCSBCnano Z-RH-2

*他社製のソフトウェアも使用可能です。

